



QUESTA PRIME

Gestione flessibile e automatizzata della verifica di progetti ASIC e FPGA

Questa Prime è una soluzione fondata su un insieme di tecnologie, metodologie e librerie per la verifica dei moderni progetti ASIC e FPGA.

Perché scegliere Questa Prime?

Alta produttività

Una soluzione estremamente avanzata per la verifica che comprende la *coverage closure* di sistemi elettronici grandi e complessi.

Facile da usare

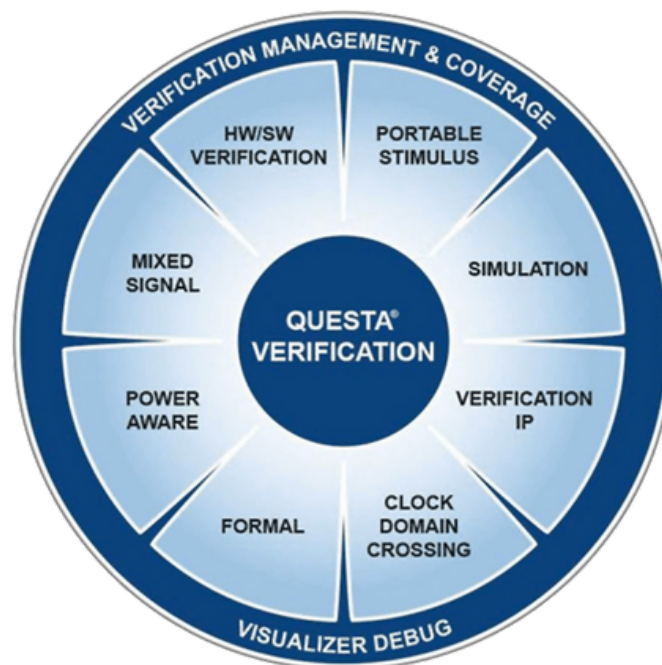
Garantisce facilità d'uso, tempo di debug rapido attraverso le asserzioni native e un ambiente di debug completo di funzioni multi-astrazione e multi-lingua, incluso il debug a livello di transazione.

Sviluppo di test automatizzati

Generazione di stimoli *constrained-random* per automatizzare lo sviluppo di test.

Testbenches avanzati

Funzionalità di testbench SystemVerilog avanzate native, con OVM e UVM combinati in una funzione di debug unica, per facilitare lo sviluppo e il debug di testbench avanzati.



La soluzione di verifica Questa è una raccolta di tecnologie, metodologie e librerie per i moderni progetti ASIC e FPGA. Questa continua ad evolversi in risposta alla crescente complessità dei progetti SoC.

Elevate prestazioni e capacità nella verifica dei progetti FPGA

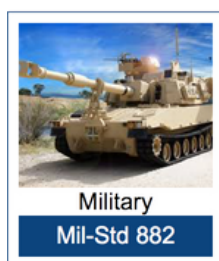
Il simulatore avanzato di Questa Prime per la verifica dei progetti FPGA garantisce le migliori prestazioni e funzionalità nel settore

Le prestazioni e le capacità di Questa Prime sono dovute ai potenti algoritmi di SystemVerilog e VHDL, che migliorano fino a 10 volte le prestazioni della simulazione RTL di SystemVerilog, e quelle miste VHDL/SystemVerilog.

Questa supporta anche una simulazione time-to-next molto rapida e un'efficace gestione delle librerie, con garanzia di alti livelli prestazionali. La capacità esclusiva di pre-ottimizzare e definire la visibilità del debug blocco su blocco, consente una regressione fino a 3X durante l'esecuzione di un'ampia suite di test.

Per aumentare le prestazioni di simulazione per progetti di grandi dimensioni con lunghi tempi di simulazione, Questa ha anche un'opzione Multi-Core. Questa Multi-Core sfrutta i moderni sistemi di calcolo partizionando il progetto per eseguirlo in parallelo su più CPU o computer, usando sia partizioni automatiche che manuali.

Per ottenere prestazioni ancora migliori, Questa supporta TBX, il collegamento (a livello di transazione) più performante della piattaforma Veloce, che consente un aumento 100X delle prestazioni con visibilità di debug e testbench comuni.



Le applicazioni critiche per la sicurezza sono ovunque.
Esse comportano la necessità di una verifica più avanzata in tutti i principali settori industriali.