

QUESTA PRIME

Une solution automatisée flexible pour la vérification de la conception FPGA

La solution de vérification Questa Prime est un assemblage de technologies, de méthodologies et de bibliothèques pour la vérification des conceptions ASIC et FPGA modernes.

Pourquoi choisir Questa Prime ?

Hautelement productif

Solution de vérification avancée hautement productive avec gestion de la vérification pour maximiser la couverture de grands systèmes électroniques complexes.

Simple d'utilisation

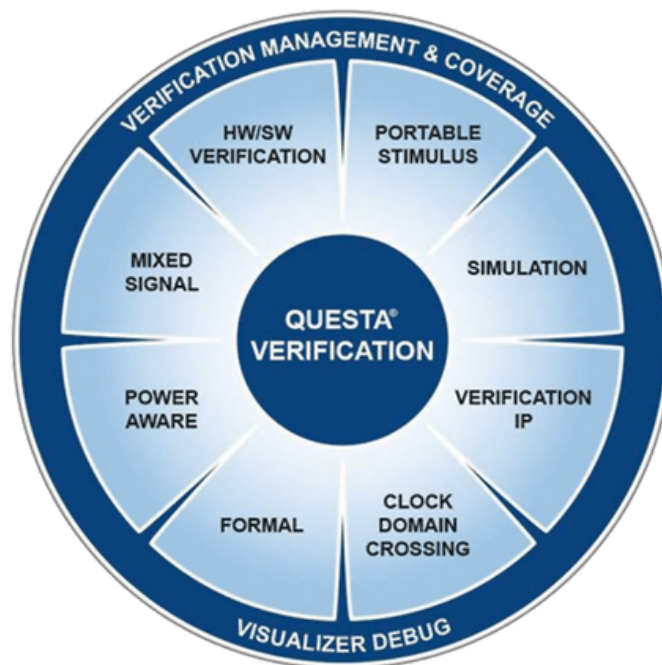
Simplicité d'utilisation, et rapidité d'utilisation grâce aux fonctionnalités natives liées aux assertions et environnement de débogage complet multi-abstractions et multi langages , y compris au niveau des transactions.

Développement de tests automatisés

Génération de stimulus aléatoires sous contrainte pour automatiser le développement de tests.

Testbench avancés

Capacités natives avancées de testbench en SystemVerilog avec OVM et UVM combinées à une fonction de débogage unique pour faciliter le développement et le débogage de testbenchs avancés.



La solution de vérification Questa Prime est un assemblage de technologies, de méthodologies et de bibliothèques pour les conceptions ASIC et FPGA modernes. Questa continue d'évoluer en réponse à la complexité croissante des conceptions de SoC.

Performances et hautes capacités dans la vérification de la conception FPGA

Le simulateur avancé Questa Prime pour la vérification de la conception FPGA atteint une performance et une capacité inégalées dans l'industrie

Les performances et les capacités de Questa Prime sont dues à ses puissants algorithmes d'optimisation globale de la compilation et de la simulation de SystemVerilog et VHDL, améliorant jusqu'à 10 fois la performance de la simulation SystemVerilog et VHDL/SystemVerilog RTL mixte. Questa permet également de simuler très rapidement et de gérer efficacement les bibliothèques tout en maintenant un haut niveau de performance grâce à des capacités uniques de pré-optimisation et de définition de la visibilité de débogage sur une base "bloc par bloc", ce qui permet d'améliorer considérablement le débit de régression, jusqu'à 3 fois, lors de l'exécution d'une grande suite de tests.

Afin d'augmenter la performance pour les grandes conceptions avec de longs temps de simulation, Questa a également une option Multi-Core. Questa Multi-Core tire parti des systèmes informatiques modernes en partitionnant la conception pour qu'elle s'exécute en parallèle sur plusieurs unités centrales ou ordinateurs à l'aide de partitions automatiques ou manuelles. Pour obtenir des performances encore plus élevées, Questa prend en charge TBX, le lien de niveau transactionnel le plus performant de la plate-forme Veloce, qui permet de multiplier par 100 les performances avec une visibilité de débogage et un testbench commun.



Les applications critiques de sécurité sont partout. Elles entraînent le besoin d'une vérification plus avancée dans toutes les industries principales.