



QUESTA BASE

Verifica sofisticata dell'FPGA

Questa™ Base racchiude capacità di verifica senza precedenti in una soluzione di simulazione HDL dal costo contenuto. Il software consente di identificare più rapidamente i problemi di progettazione, assicurando una verifica approfondita in più ambienti di progettazione, per aiutarti a raggiungere una qualità e un'affidabilità superiori.

Offrendo un ambiente di verifica unificato, Questa Base riduce il time-to-market e migliora l'intero processo di progettazione. Le sue funzionalità avanzate di simulazione e debug consentono di individuare precocemente i potenziali problemi, migliorando in ultima analisi la produttività e le prestazioni del prodotto.

Perché scegliere Questa Base per la simulazione?

Verifica funzionale completa

Questa Base offre capacità avanzate di simulazione e verifica, supportando un'ampia gamma di progetti digitali. Garantisce una copertura e una validazione approfondite, riducendo il rischio di errori di progettazione e migliorando l'affidabilità del prodotto.

Ambiente di verifica unificato

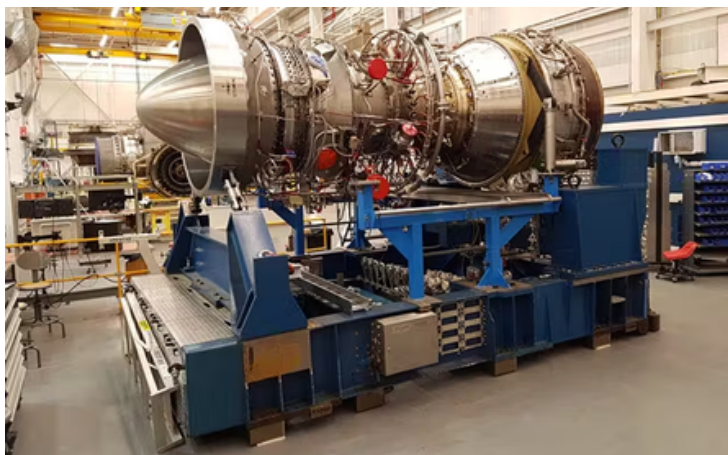
Questa Base fornisce un ambiente integrato per la verifica dei progetti, semplificando i flussi di lavoro e riducendo la complessità. I team possono collaborare in modo più efficace utilizzando strumenti coerenti, riducendo gli errori e ottimizzando il processo di sviluppo.

Strumenti avanzati di debug

Questa Base offre potenti strumenti di debug che consentono l'identificazione e la risoluzione rapida dei problemi di progettazione. Con feedback e analisi in tempo reale, puoi individuare rapidamente i problemi e apportare le modifiche necessarie, minimizzando i ritardi.

Riduzione del time-to-market

Questa Base ottimizza il processo di verifica dei progetti, riducendo il tempo necessario per rilevare e risolvere i problemi. Ciò accelera il ciclo di sviluppo complessivo, aiutandoti a portare i prodotti sul mercato più rapidamente mantenendo alta la qualità.



La piattaforma di verifica avanzata e completa del simulatore avanzato Questa è in grado di ridurre il rischio di validazione di progetti FPGA e SoC complessi.



Verifica completa dei progetti SoC

Questa Base offre una tecnologia di simulazione avanzata progettata per affrontare la crescente complessità dei progetti SoC. Supporta più processori embedded e sistemi di interconnessione avanzati, rendendolo ideale per progetti di grandi dimensioni e multiplatforma. Unificando un'ampia gamma di funzioni di verifica, garantisce una copertura perfetta in tutti gli ambienti di progettazione.



Debug unificato e ottimizzazione

Questa Base offre un ambiente di debug ad alte prestazioni, che combina copertura del codice, copertura funzionale e processi di verifica automatizzati.

La piattaforma accelera l'identificazione di potenziali problemi, migliorando la produttività del debug e garantendo che il sistema funzioni come previsto.



Supporto multilingue e conformità

Questa Base supporta diversi linguaggi, tra cui UVM, SystemVerilog, VHDL, SystemC e ambienti a linguaggio misto, assicurando un'ampia compatibilità e facilitando l'integrazione con diversi flussi di progettazione. In quanto leader del settore, garantisce la conformità agli standard più recenti, migliorando l'affidabilità e l'efficienza.



Caratteristiche all'avanguardia per le prestazioni del design

Con il suo supporto per la verifica power-aware, la gestione della propagazione degli X e il real number modeling, Questa Base offre una visione senza pari delle prestazioni del progetto. La sua integrazione con Questa Verification IQ di Siemens fornisce anche analisi dettagliate delle tendenze e gestione dei test per una migliore gestione del rischio e monitoraggio della conformità.