

QUESTA BASE

Vérification avancée des FPGA

Questa™ Base propose des capacités de vérification inégalées au sein d'une solution de simulation HDL économique pour les conceptions numériques complexes. Elle facilite une identification plus rapide des problèmes de conception, assurant une vérification exhaustive dans divers environnements de conception et contribuant ainsi à atteindre une qualité et une fiabilité supérieures.

En offrant un environnement de vérification intégré, Questa Base diminue les délais de commercialisation et optimise le processus de conception global. Ses fonctionnalités avancées de simulation et de débogage facilitent une détection précoce des problèmes potentiels, renforçant ainsi la productivité et les performances du produit.

Pourquoi opter pour Questa Base en matière de simulation ?

Vérification fonctionnelle exhaustive

Questa Base propose des fonctionnalités avancées de simulation et de vérification, prenant en charge un large éventail de conceptions numériques. Cela garantit une couverture et une validation complètes, réduisant ainsi le risque de défauts de conception et améliorant la fiabilité du produit.

Environnement de validation unifié

Questa Base propose un environnement unique et intégré pour la vérification de conception, simplifiant les flux de travail et diminuant la complexité. Les équipes peuvent collaborer de manière plus efficace grâce à des outils homogènes, ce qui réduit les erreurs et optimise le processus de développement.

Outils de débogage sophistiqués

Questa Base propose des fonctionnalités de débogage avancées qui permettent d'identifier et de résoudre rapidement les problèmes de conception. Grâce à un retour d'information et une analyse en temps réel, vous pouvez localiser avec précision les problèmes et effectuer les ajustements nécessaires, réduisant ainsi les délais.

Délai de commercialisation réduit

Questa Base optimise les processus de vérification de la conception, réduisant ainsi le temps requis pour détecter et corriger les problèmes. Cela accélère le cycle de développement global, vous permettant de commercialiser vos produits plus rapidement tout en préservant un niveau de qualité élevé.



La plateforme de vérification avancée et exhaustive du simulateur Questa est en mesure de diminuer le risque associé à la validation de conceptions complexes de FPGA et de SoC.



Vérification exhaustive du SoC

Questa Base propose une technologie de simulation avancée, conçue pour gérer la complexité croissante des conceptions SoC. Compatible avec divers processeurs embarqués et systèmes d'interconnexion avancés, elle s'avère idéale pour les projets multiplateformes de grande envergure. Grâce à l'unification d'un large éventail de fonctionnalités de vérification, elle assure une couverture optimale dans tous les environnements de conception.



Débogage unifié et optimisation

Questa Base propose un environnement de débogage haute performance, alliant couverture de code, couverture fonctionnelle et processus de vérification automatisés. La plateforme facilite l'identification des problèmes potentiels, augmentant ainsi la productivité du débogage et assurant le bon fonctionnement du système.



Assistance multilingue et conformité

Questa Base prend en charge de nombreux langages, notamment UVM, SystemVerilog, VHDL, SystemC et les environnements multilingues, garantissant une large compatibilité et facilitant l'intégration avec divers flux de conception. Leader du secteur, elle assure la conformité aux normes les plus récentes, améliorant ainsi la fiabilité et l'efficacité.



Fonctionnalités avancées pour les performances de conception

Grâce à la prise en charge de la vérification power-aware, de la gestion de la propagation des X et de la modélisation en nombres réels, Questa Base offre une visibilité approfondie et inégalée sur les performances du design. Son intégration avec Questa Verification IQ de Siemens permet en outre une analyse fine des tendances et une gestion avancée des tests, contribuant à une meilleure maîtrise des risques et au suivi des exigences de conformité.