



## QUESTA PRIME

Gestión automatizada y flexible de la verificación del diseño ASIC y FPGA

Questa Prime es la solución de verificación del diseño FPGA y ASIC. Consiste en un conjunto de tecnologías, metodologías y librerías para la verificación de diseños modernos.

### ¿Por qué elegir Questa Prime ?

#### Altamente productivo

Solución de verificación avanzada altamente productiva con gestión de la verificación para la cobertura total de sistemas electrónicos grandes y complejos.

#### Fácil de usar

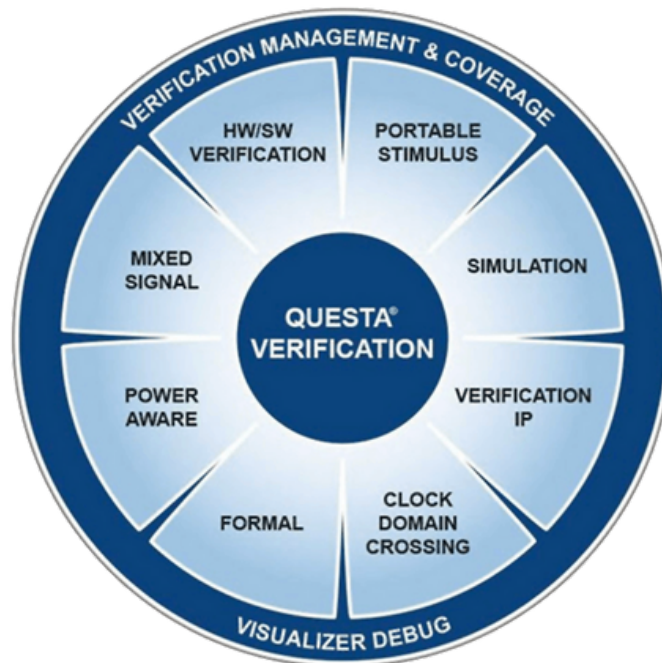
Reduce el tiempo de preparación para el dedug al disponer de aserciones nativas y de un ambiente de *debug* multi-abstracción y muti-lenguaje que incluye *debug* a nivel de transacciones.

#### Automatización para la creación de tests

Permite la generación aleatoria de estímulos para aplicar durante el test. Aunque aleatorios, los estímulos generados se acogen a los requisitos del diseño.

#### Bancos de pruebas avanzados

Funcionalidades nativas de los *testbenches* SystemVerilog con OVM y UVM combinadas con una función *debug* para facilitar el desarrollo y el *debug* de los *testbenches* avanzados.



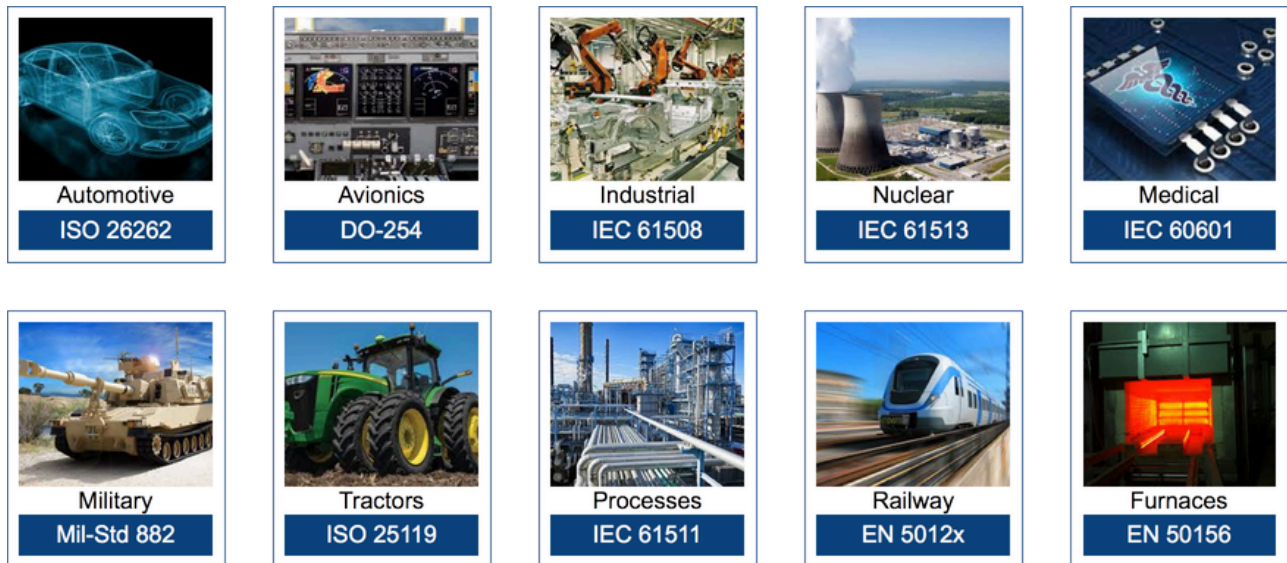
Questa sigue evolucionando en respuesta a la creciente complejidad de los diseños de SoC.

# Alto rendimiento y capacidad de verificación del diseño FPGA

El simulador avanzado de Questa Prime para la verificación del diseño FPGA ofrece un rendimiento y una capacidad líderes en el sector.

Esto es posible gracias a algoritmos de compilación y optimización de simulación muy agresivos y globales de SystemVerilog y VHDL. Mejora notablemente el rendimiento de la simulación RTL de SystemVerilog y mixta de VHDL/SystemVerilog. Questa también admite una simulación muy rápida y una gestión eficaz de las librerías, a la vez que mantiene un alto rendimiento con funcionalidades únicas para preoptimizar y definir la visibilidad de la depuración bloque por bloque, lo que permite mejorar drásticamente el rendimiento de la regresión cuando se ejecuta un gran conjunto de pruebas.

Para aumentar el rendimiento de la simulación, en el caso de diseños de gran tamaño con tiempos de simulación largos, Questa también cuenta con la opción Multi-Core. Questa Multi-Core aprovecha las ventajas de los sistemas informáticos modernos y particiona el diseño para que se ejecute en paralelo en múltiples CPUs u ordenadores mediante particiones automáticas o manuales. Para conseguir un rendimiento aún mayor, Questa es compatible con TBX, que se engancha a la plataforma Veloce para obtener el mejor desempeño a nivel de transacción, incrementando hasta por 100 veces el desempeño del debug, manteniendo el mismo testbench.



Las aplicaciones críticas para la seguridad se encuentran en todas partes. Implican la necesidad de realizar una verificación más avanzada en los principales sectores industriales.