



QUESTA BASE

Verificación avanzada de FPGA

Questa™ Base reúne capacidades de verificación sin precedentes en una solución de simulación HDL rentable, diseñada para los diseños digitales más complejos. Facilita la identificación rápida de problemas de diseño, garantizando una verificación exhaustiva en múltiples entornos y ayudando a alcanzar mayores niveles de calidad y fiabilidad.

Al ofrecer un entorno de verificación unificado, Questa Base reduce el tiempo de lanzamiento al mercado y mejora el proceso de diseño. Sus avanzadas capacidades de simulación y depuración permiten detectar posibles problemas en fases tempranas, incrementando la productividad y el rendimiento del producto.

¿Por qué elegir Questa Base para la simulación?

Verificación funcional completa

Questa Base ofrece capacidades avanzadas de simulación y verificación, dando soporte a una amplia variedad de diseños digitales. Esto garantiza una cobertura y validación exhaustivas, reduciendo el riesgo de errores de diseño y mejorando la fiabilidad del producto.

Entorno de verificación unificado

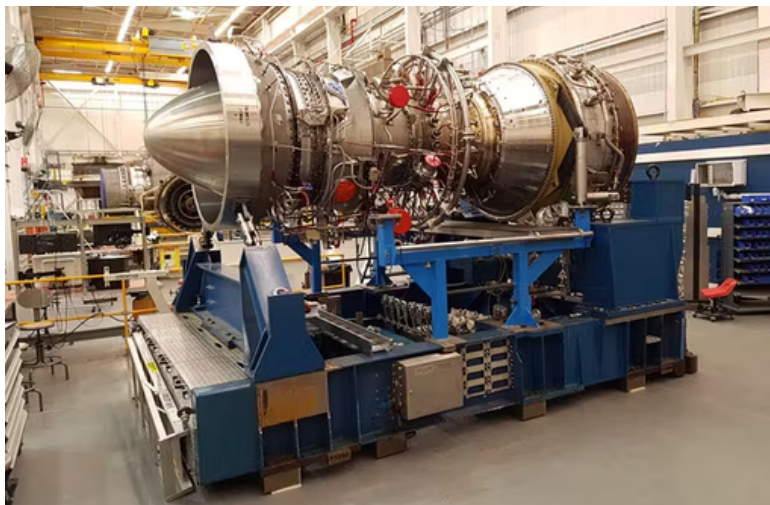
Questa Base provides a single, integrated environment for design verification, simplifying workflows and reducing complexity. Teams can collaborate more effectively with consistent tools, reducing errors and streamlining the development process.

Soluciones avanzadas de depuración

Questa Base ofrece potentes funciones de depuración que permiten identificar y resolver rápidamente los problemas de diseño. Gracias al análisis y la retroalimentación en tiempo real, es posible localizar con precisión los fallos y realizar los ajustes necesarios, minimizando así los retrasos.

Faster time-to-market

Questa Base optimiza el proceso de verificación de diseño, reduciendo el tiempo necesario para detectar y corregir problemas. Esto acelera el ciclo de desarrollo global, ayudando a llevar los productos al mercado más rápidamente sin renunciar a la máxima calidad.



La completa y avanzada plataforma de verificación del simulador de Questa es capaz de reducir el riesgo al validar diseños complejos de FPGA y SoC.



Verificación integral de SoC

Esta Base ofrece tecnología de simulación avanzada diseñada para afrontar la creciente complejidad de los diseños SoC. Es compatible con múltiples procesadores embebidos y sistemas de interconexión avanzados, lo que la convierte en la solución ideal para proyectos grandes y multiplataforma. Al unificar una amplia gama de funciones de verificación, garantiza una cobertura integral en todos los entornos de diseño.



Depuración y optimización unificadas

Esta Base ofrece un entorno de depuración de alto rendimiento, que combina cobertura de código, cobertura funcional y procesos de verificación automatizados. La plataforma acelera la identificación de posibles problemas, mejorando la productividad en la depuración y asegurando que el sistema funcione según lo previsto.



Soporte multilinguaje y cumplimiento normativo

Esta Base es compatible con múltiples lenguajes, incluidos UVM, SystemVerilog, VHDL, SystemC y entornos mixtos, lo que garantiza una amplia compatibilidad y facilita la integración con distintos flujos de diseño. Como referente en el sector, asegura el cumplimiento de los estándares más recientes, mejorando la fiabilidad y la eficiencia.



Funciones de vanguardia para el rendimiento del diseño

Gracias a su soporte para la verificación consciente del consumo energético, la gestión de la propagación de valores X y el modelado con números reales, Questa Base ofrece una visión inigualable del rendimiento del diseño. Además, su integración con Siemens' Questa Verification IQ permite realizar un análisis detallado de tendencias y gestionar las pruebas, facilitando una mejor gestión de riesgos y el seguimiento del cumplimiento normativo.